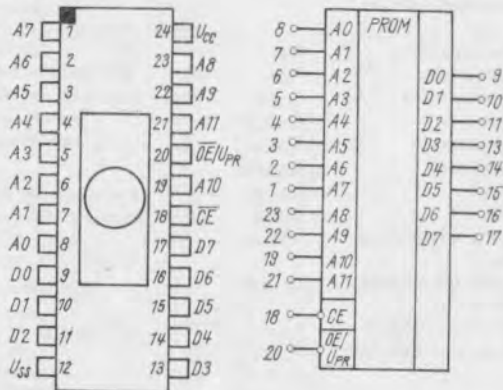


U 2632 DC

32 k Bit elektrisch programmierbarer, UV-löschbarer Festwertspeicher (PROM) in nSGT

- durch den Hersteller elektrisch programmierter Festwertspeicher (PROM)
- Organisation: $4 \text{ K} \times 8 \text{ Bit}$, TTL-kompatibel
- Zugriffszeit t_{AVD} = 450 ns
- 24poliges DIL-Plastgehäuse
- three-state-Ausgänge

Bauform 13



Anschlußbelegung und Schaltungskurzzeichen

A 0 ... A 11	Adresseneingänge
$\overline{CE}$	Chipaktivierungseingang
$\overline{OE/UPR}$	Eingang zur Freigabe der Ausgänge/Programmiereingang
D 0 ... D 7	Datenein-/ausgänge
U_{SS}	Bezugspotential
U_{CC}	Betriebsspannung

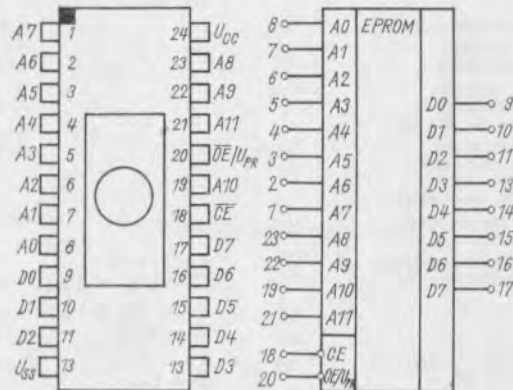
Grenzwerte, Statische Kennwerte, Dynamische Kennwerte:
siehe U 2732 CC 45

U 2732 CC

32 k Bit elektrisch programmierbarer, UV-löschbarer Festwertspeicher (EPROM) in nSGT

- Organisation: $4 \text{ k} \times 8 \text{ Bit}$, TTL-kompatibel
- 12 Adresseneingänge zur Auswahl des Speicherinhaltes
- 24poliges DIL-Keramikgehäuse mit UV-durchlässigem Fenster
- Zugriffszeiten: t_{AVD} , t_{CLDV} = 350; 390; 450 ns
- eine Betriebsspannung: $U_{CC} = 5 \text{ V}$

Bauform 13



Anschlußbelegung und Schaltungskurzzeichen

A 0 ... A 11	Adresseneingänge
$\overline{CE}$	Chipaktivierungseingang
$\overline{OE/UPR}$	Eingang zur Freigabe der Ausgänge/Programmiereingang
D 0 ... D 7	Datenein-/ausgänge
U_{SS}	Bezugspotential
U_{CC}	Betriebsspannung

Grenzwerte

		min.	max.
Spannung an allen Anschlüssen bezogen auf U_{SS}	U_G	-0,5	6,5 V
Spannung an $\overline{OE}/U_{PR}$	U_{PRG}	-0,5	26 V
Gesamter Leistungsverlustleistung	P_{tot}		1,5 W
Umgebungstemperatur	θ_a	0	70 °C
Lagerungstemperatur	θ_{stg}	-55	125 °C

Statische Kennwerte

	Meßbedingungen	min.	max.
Betriebsspannung	U_{CC}	4,75	5,25 V
Eingangsspannung L	U_{IL}	-0,3	0,8 V
Eingangsspannung H (außer Pin 20)	U_{IH}	2	$U_{CC}+1$ V
Eingangsspannung H (Pin 20) im Lesebetrieb	U_{IH20}	2	U_{CC} V
Programmierspannung	U_{PR}	$U_{CC} = 5$ V	24 26 V
Eingangsreststrom (außer Pin 20)	I_I	A 0...A 11, $\overline{CE}, \overline{OE}/U_{PR} = U_{SS}$; D 0...D 7 = U_{CC} ; $U_I = 5,5$ V	0,1 mA
Eingangsreststrom (Pin 20)	I_{I20}	A 0...A 11, $\overline{CE} = U_{SS}$; D 0...D 7, $\overline{OE}/U_{PR} = U_{CC}$	1 mA
Ausgangsreststrom	I_O	A 0...A 11 so daß bei $\overline{OE} = U_{IL}$ $U_O = 0$ V $\rightarrow$ D 0-D 7 = U_{OH} $U_O = 5,5$ V $\rightarrow$ D 0-D 7 = U_{OL}	0,1 mA

		Meßbedingung	min	max
Ausgangsspannung L	U_{OL}	$\overline{CE}, \overline{OE}/U_{PR} = U_{IL} = 0,8$ V; A 0...A 11 wie bei I_O -Messung		0,8 V
Ausgangsspannung H	U_{OH}	wie bei U_{OL} -Messung	2	V
statische Stromaufnahme aktiv	I_{CC}	$\overline{CE} = U_{IL}$; $\overline{OE}/U_{PR} = U_{IH} = 5,5$ V	180	mA
statische Stromaufnahme im Ruhezustand	I_{CCR}	$\overline{CE}, \overline{OE}/U_{PR} = U_{IH} = 5,5$ V	30	mA
Eingangskapazität (außer Pin 20)	C_I		6	pF
Eingangskapazität (Pin 20)	C_{I20}		20	pF
Ausgangskapazität	C_O		12	pF
Betriebstemperatur in Programmierbetrieb	θ_{ap}		20	30 °C

Dynamische Kennwerte

		U 2732 CC 35	U 2732 CC 39	U 2732 CC 45
		max	max	max
Adressenzugriffszeit	t_{AVDV}	350	390	450 ns
$\overline{CE}$ -Zugriffszeit	t_{CLDV}	350	390	450 ns
Verzögerung $\overline{OE}$ -Ausgang aktiv	t_{OLDV}	120	120	120 ns
Verzögerung $\overline{OE}$ -Ausgang hochohmig	t_{OHDZ}	100	100	100 ns
Verzögerung $\overline{CE}$ -Ausgang hochohmig	t_{CHDZ}	100	100	100 ns