

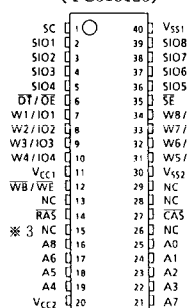
1M (128K×8) マルチ・ポート・メモリ

型名	TC528126AP/AJ-10, -12	TC528128AP/AJ-10, -12	TMS48C121-80, -10, -12
メーカー	東芝	←	T.I
ポート構成	126KW×8 / 256W×8	←	←
電源	5 V ±10%	←	←
動作時電力(RAM, SAM)(mW)	×	×	×
スタンバイ時消費電力(mW)	×	×	×
動作時電流(mA) (SAMスタンバイ, アクティブ)	110, 100/150, 140 _(max)	←	100, 80, 70/120, 95, 85 _(max)
スタンバイ時電流(mA) (SAMスタンバイ, アクティブ)	10, 10/50, 45 _(max)	←	10, 10, 10/35, 30, 30 _(max)
t_{RAC} (ns) (RASからのアクセス・タイム, RAM部アクセス)	100, 120 _(max)	←	80, 100, 120 _(max)
t_{CAC} (ns) (CASからのアクセス・タイム)	30, 35 _(max)	←	20, 25, 30 _(max)
t_{RC} (ns) (ランダム・リード・ライト・サイクル・タイム, RAMサイクル)	180, 210 _(min)	←	160, 190, 220 _(min)
t_{SC} (ns) (シリアル・リード・ライト・サイクル・タイム, SAMサイクル)	30, 40 _(min)	←	30, 30, 35 _(min)
t_{SCA} (ns) (シリアル・クロックからのアクセス・タイム, SAM部アクセス)	25, 35 _(max)	←	25, 30, 35 _(max)
t_{K} (ns) (ページ・モード・アクセス・タイム)	60, 70 _(min)	←	50, 60, 70 _(min)
リフレッシュ形式	8 ms / 512cycles	←	←
機能	<ul style="list-style-type: none"> ● 高速ページ・モード ● ライト・パー・ビット 	<ul style="list-style-type: none"> ● ライト・パー・ビット ● フラッシュ・ライト ● ブロック・ライト 	<ul style="list-style-type: none"> ● 4×8ブロック・ライト機能 ● 2種のライト・パー・ビット・モード ● エンハンスト・ページ・モード動作 ● スプリット・シリアル・データ・レジスタ
温度	0 ~ +70°C	0 ~ +70°C	
パッケージ	40P-DIP, SOJ ④	← ④	40P-SOJ ③
備考	(40P-NO××)	(40P-NO×××)	

1M (128KX8) マルチ・ポート・メモリ (つづき)

(A) ■端子接続図

(TC518126)



●メーカーによって
記号は異なる

■端子名称

A0~A8	アドレス入力
RAS	ローアドレスストロープ
CAS	コラムアドレスストロープ
DT/OE	データ転送/出力イネーブル
WB/WRE	ライトバースト/ライトイネーブル
W1/I01~W8/I08	ライトマスク/データ入出力
SC	シリアルクロック
SE	シリアルイネーブル
SIO1~SIO8	シリアルデータ入出力
Vcc/Vss	電源 (+5V)/グラウンド
NC	無接続

* 1 : TC528128, M5M482128では、

DFS : スペシャル・ファンクション・コントロール

μ PD42275 では、

DFS1 : スペシャル・ファンクション・イネーブル

* 2 : TC528128, μ PD42275, M5M482128 では、

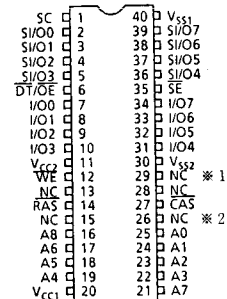
QSF : スペシャル・フラグ出力

* 3 μ PD42275 では、

DFS2 : スペシャル・ファンクション・イネーブル

(B) ■端子接続図 (HM538121)

●HM538121/HM538122シリーズ



■端子名称

記号	ピン名称
A0~A8	アドレス入力
I/O0~I/O7	RAMポートデータ入出力
SIO0~SIO7	SAMポートデータ入出力
RAS	ロウアドレスストロープ
CAS	コラムアドレスストロープ
WE	ライトイネーブル
DT/OE	データ転送/出力イネーブル
SC	シリアルクロック
SE	SAMポートイネーブル
Vcc1, Vcc2	電源
Vss1, Vss2	接地
NC	ノーコネクション

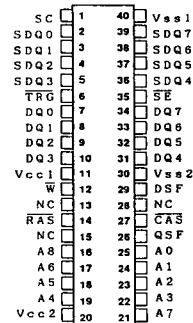
* 1 : HM538123 では、

DFS : スペシャル・ファンクション入力フラグ

* 2 : HM538123 では、

QFS : データ・レジスタ・エンpty・フラグ

(C) ■端子接続図 (上面図)



■端子名称

ピン	名称
A0-A8	アドレス入力
CAS	コラム・イネーブル
DQ0-DQ7	ランダム・アクセス・データ入出力 /ライト・マスク・ビット
SE	シリアル・イネーブル
RAS	ロウ・イネーブル
SC	シリアル・データ・クロック
SDQ0-SDQ7	シリアル・アクセス・データ入出力
TRG	レジスタ転送/Q出力イネーブル
W	ライト・マスク・セレクト/ ライト・イネーブル
DSF	スペシャル・ファンクション・ セレクト
QSF	スプリット・レジスタ・ アクティブ状態出力
Vcc1	+5V電源
Vss1	グラウンド
Vcc2	+5V電源
Vss2	グラウンド
NC	ノーコネクション