

積層チップインダクタ MULTILAYER CHIP INDUCTORS LK SERIES



OPERATING TEMP. -40~85°C

フロー/WAVE

リフロー/REFLOW

特長 FEATURES

- ・磁気シールドタイプのため、クロストークの発生がなく、高密度実装に最適
- ・完全モノリシック構造のため、高い信頼性を実現

- ・Internal printed coil structure creates a closed magnetic circuit which acts as a magnetic shield eliminating crosstalk, thus permitting higher mounting densities.
- ・Multilayer block structure yields higher reliability.

用途 APPLICATIONS

- ・小型化が要求される携帯機器等の一般回路

Any general circuit of portable equipment in which compact size and high mounting densities are required.

形名表記法 ORDERING CODE

1	形式
LK	積層チップインダクタ

2	形状寸法(L×W)(mm)
1608(0603)	1.6×0.8
2125(0805)	2.0×1.25
3216(1206)	3.2×1.6

3	公称インダクタンス(μH)
例	
47N	0.047
R10	0.1
1R0	1
100	10

*R=小数点
※N=nHとしての小数点

4	インダクタンス許容差[%]
K	±10
M	±20

6	当社管理記号
△	標準品

△=スペース



1	Type
LK	Multilayer chip inductors

2	External Dimensions (L×W)(mm)
1608(0603)	1.6×0.8
2125(0805)	2.0×1.25
3216(1206)	3.2×1.6

3	Nominal Inductance(μH)
example	
47N	0.047
R10	0.1
1R0	1
100	10

*R=decimal point
*N=0.0(nH type)

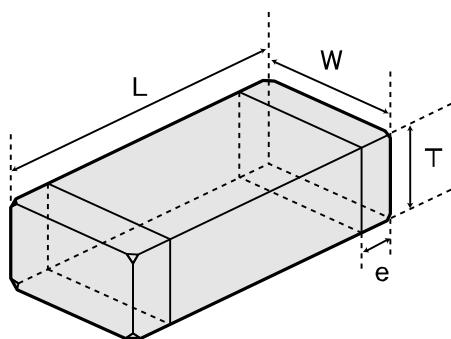
4	Inductance Tolerances (%)
K	±10
M	±20

6	Internal code
△	Standard Products

△=Blank space

5	Packaging
-T	Tape & Reel

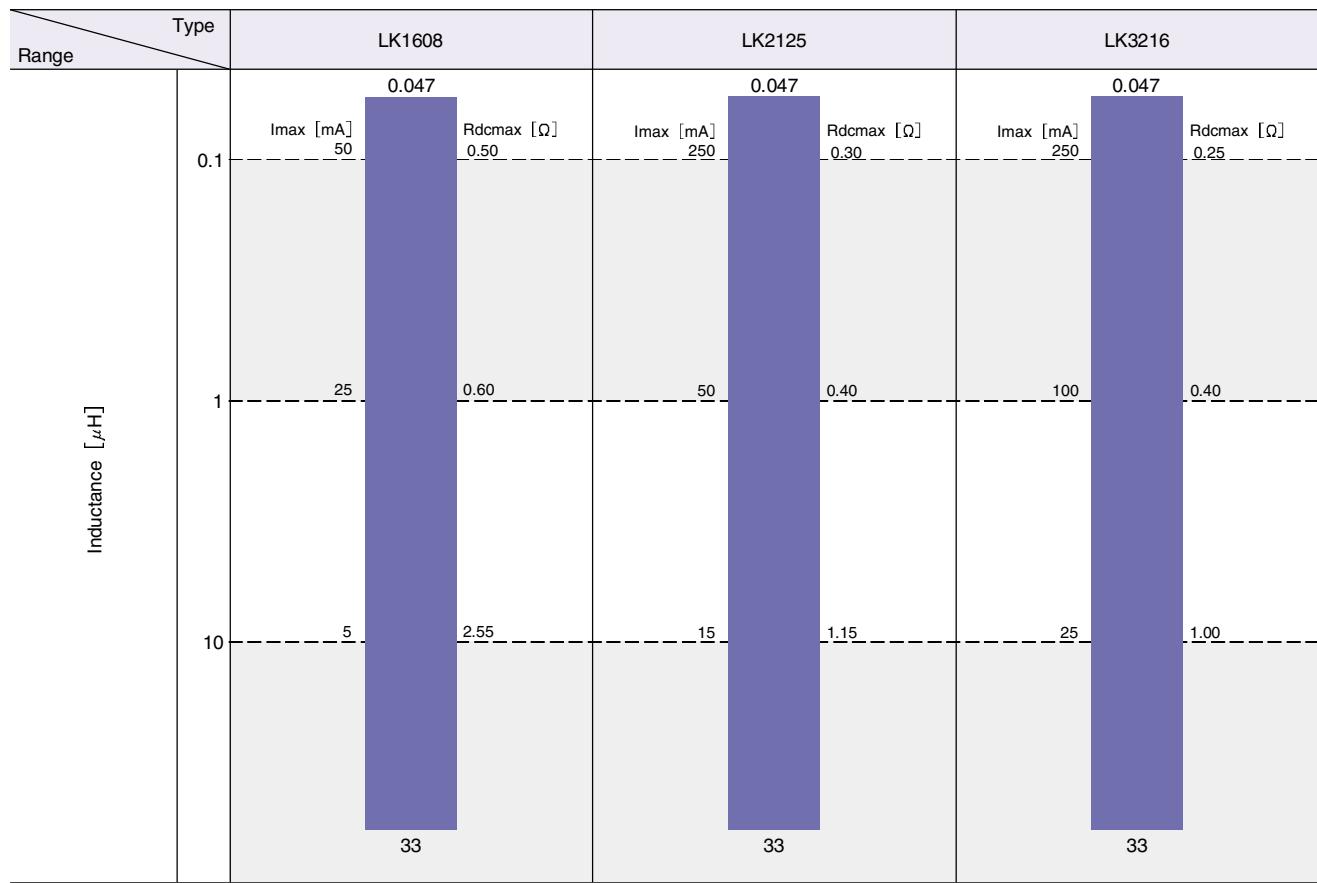
外形寸法 EXTERNAL DIMENSIONS



Type	L	W	T	e
LK1608 (0603)	1.6±0.15 (0.063±0.006)	0.8±0.15 (0.031±0.006)	0.8±0.15 (0.031±0.006)	0.3±0.2 (0.012±0.008)
LK2125 (0805)	2.0 ^{+0.3} -0.1 (0.079 ^{+0.012} -0.004)	1.25±0.2 (0.049±0.008)	1.25±0.2 (0.033±0.008) (0.049±0.008)	0.5±0.3 (0.020±0.012)
LK3216 (1206)	3.2±0.2 (0.126±0.008)	1.6±0.2 (0.063±0.008)	1.1±0.3 (0.024±0.008) (0.043±0.012)	0.5±0.3 (0.020±0.012)

Unit : mm(inch)

概略バリエーション AVAILABLE INDUCTANCE RANGE



値 Examples	Inductance	I _{max} [mA]	R _{dcmx} [Ω]	I _{max} [mA]	R _{dcmx} [Ω]	I _{max} [mA]	R _{dcmx} [Ω]
0.1μH	50	0.50	250	0.30	250	0.25	
1μH	25	0.60	50	0.40	100	0.40	
10μH	5	2.55	15	1.15	25	1.00	

セレクションガイド
Selection Guideアイテム一覧
Part Numbers特性図
Electrical Characteristics梱包
Packaging信頼性
Reliability Data使用上の注意
Precautions

P.10
etc

P.226

P.228

P.254

P.256

P.264