

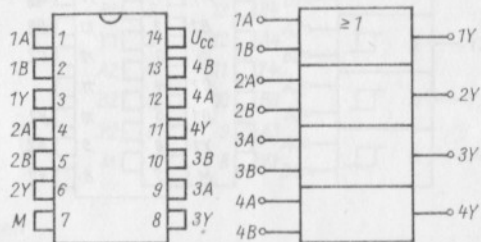
## DL 032 D · DL 032 S

Vier OR-Gatter mit je 2 Eingängen

Logische Funktion:  $Y = A \vee B$

Bauform 5 (DL 032 D)

Bauform 29 (DL 032 S)



Statische Kennwerte (bei  $U_{CC} = 5,0 \text{ V} \pm 0,25 \text{ V}$ ;  $\theta_a = 0 - 70^\circ \text{ C}$ )

	min	max.
Stromaufnahme $I_{CC}$		9,8 mA
$U_{CC} = 5,25 \text{ V}$ , $U_I = 0,45 \text{ V}$		
Ausgangskurzschlußstrom <sup>1)</sup> $-I_{OS}$	20	100 mA
$U_{CC} = 5,25 \text{ V}$		
H-Ausgangsspannung $U_{OH}$		
$U_{IH} = 2 \text{ V}$ , $U_{CC} = 4,75 \text{ V}$		
$-I_{OH} = 0,4 \text{ mA}$	2,7	V
L-Ausgangsspannung $U_{OL}$		
$U_{IL} = 0,8 \text{ V}$ , $U_{CC} = 4,75 \text{ V}$		
$I_{OL} = 4 \text{ mA}$		0,4 V
$I_{OL} = 8 \text{ mA}$		0,5 V
H-Eingangsstrom $I_{IH}$		
$U_{CC} = 5,25 \text{ V}$ , $U_{IH} = 2,7 \text{ V}$		20 $\mu\text{A}$
$U_{IH} = 7 \text{ V}$		100 $\mu\text{A}$
L-Eingangsstrom $-I_{IL}$		
$U_{CC} = 5,25 \text{ V}$ , $U_{IL} = 0,4 \text{ V}$		360 $\mu\text{A}$
Clampingspannung der Eingangsdiode $-U_I$		1,5 V
$U_{CC} = 4,75 \text{ V}$ , $-I_I = 18 \text{ mA}$		

<sup>1)</sup> zulässige Prüfzeit  $\leq 1 \text{ s}$ , Kurzschluß nur an einem Ausgang zulässig.

## DL 037 D · DL 038 D

DL 037 D 4 NAND-Treiber mit je 2 Eingängen

Logische Funktion:  $Y = \overline{AB}$

Bauform 5

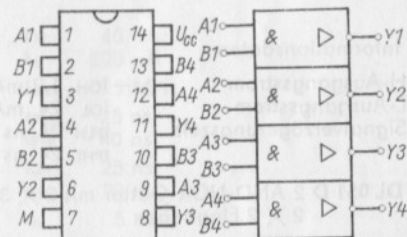
Informationsdaten

H-Ausgangsstrom $-I_{OH}$	1,2 mA
L-Ausgangsstrom $I_{OL}$	24 mA
Signalverzögerungszeit $t_{PLH}$	24 ns
$t_{PHL}$	24 ns

DL 038 D 4 NAND-Treiber mit je 2 Eingängen  
offener Kollektor

Logische Funktion:  $Y = \overline{AB}$

Bauform 5



Informationsdaten

H-Ausgangsstrom $-I_{OH}$	250 $\mu\text{A}$
L-Ausgangsstrom $I_{OL}$	24 mA
Signalverzögerungszeit $t_{PLH}$	32 ns
$t_{PHL}$	28 ns