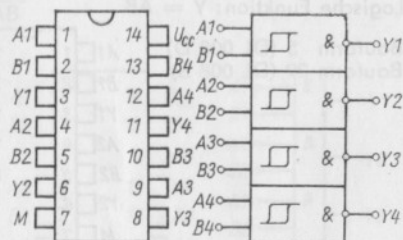


DL 014 D 6 Schmitt-Trigger-InverterLogische Funktion: $Y = \overline{A}$

Bauform 5



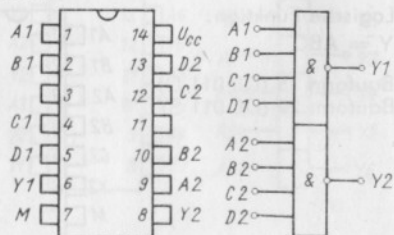
Informationsdaten

		min	max
Schaltswelle für $U_i : L \rightarrow H$	U_{T+}	1,4	1,9 V
$U_{cc} = 5 V$			
Schaltswelle für $U_i : H \rightarrow L$	U_{T-}	0,5	1,0 V
$U_{cc} = 5 V$			
Hysterese ($U_{T+} - U_{T-}$, $U_{cc} = 5 V$)	ΔU_T	0,4	V
Signalverzögerungszeit	tPLH	22	ns
	tPHL	22	ns

DL 020 D, S 2 NAND-Gatter mit je 4 EingängenLogische Funktion: $Y = \overline{ABCD}$

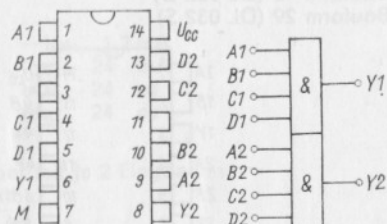
Bauform 5 (DL 020 D)

Bauform 29 (DL 020 S)

**DL 021 D, S** 2 AND-Gatter mit je 4 EingängenLogische Funktion $Y = ABCD$

Bauform 5 (DL 021 D)

Bauform 29 (DL 021 S)

**DL 030 D, S** 1 NAND-Gatter mit 8 EingängenLogische Funktion: $Y = \overline{ABCDEFGH}$

Bauform 5 (DL 030 D)

Bauform 29 (DL 030 S)

