



### Bezeichnung der Anschlüsse

- 1 i. V.
- 2 Ausgang Bit 8 (LSB)
- 3 Ausgang Bit 7
- 4 Ausgang Bit 6
- 5 Ausgang Bit 5
- 6 Ausgang Bit 4
- 7 Ausgang Bit 3
- 8 Ausgang Bit 2
- 9 Ausgang Bit 1 (MSB)
- 10  $U_{CC1}$
- 11 Eing. Löschen/Starten (GRST)
- 12  $U_{CC2}$
- 13 Analogeingang
- 14 Analogmasse
- 15 Betriebsartenumschaltung (MC)
- 16 Digitalmasse
- 17 Status-Ausgang (SA)
- 18 Enable-Eingang (EOD)

Anwendungsbeispiel: Meßwertaufzeichnung mit 8 Eingangskanälen

Typstandard: TGL 45135

Bauform: DIP-18, Plast (Bild 6)

8 Bit Analog-/Digital-Wandler nach dem sukzessiven Approximationsverfahren zur Umsetzung von Eingangsspannungen zwischen 0 und 10 V bzw. -5 und 5 V, Tristate-Bit-Ausgänge, TTL-kompatibel, kurze Umsetzzeit, pinkompatibel zum C 570 C, wenn der Enable-Eingang auf die Digitalmasse gelegt wird.

### Ausgewählte Kennwerte

| Kennwert                  | Kurzzeichen             | Meßbedingung | min. | typ. | max.     | Einheit |
|---------------------------|-------------------------|--------------|------|------|----------|---------|
| positive Betriebsspannung | $U_{CC1}$               |              | 4,5  |      | 5,5      | V       |
| negative Betriebsspannung | $-U_{CC2}$              |              | 13,5 |      | 16,5     | V       |
| Stromaufnahme             | $I_{CC1}$<br>$-I_{CC2}$ | $U_{I1} = L$ |      |      | 10<br>18 | mA      |
| Nullpunktfehler           | $ F_{ZP} $              | C 670 C      |      |      | 2        | LSB     |
|                           | $ F_{ZP} $              | C 670 Cn     |      |      | 1        | LSB     |
| Linearitätsfehler         | $ F_L $                 | C 670 C      |      |      | 1        | LSB     |
|                           | $ F_L $                 | C 670 Cn     |      |      | 0,5      | LSB     |
| Umsetzzeit                | $t_C$                   |              | 10   |      | 40       | $\mu$ s |